

Экзамен по курсу «Архитектура современных малых и средних ЭВМ».
Вариант 4.

ФИО: _____

1. Организация ячейки памяти на базе триггеров и логических вентилей.
2. Кэш инструкций. Предназначение, организация.
3. Способы повышения эффективности использования DRAM. Способы повышения пропускной способности при использовании DRAM.
4. Интерфейс PCI Express. Отличия от PCI. Уровни протокола PCI Express.
5. ATA. Предназначение. Функциональные возможности. Технические характеристики.
6. ACPI, ARM. Идея, предоставляемые возможности.